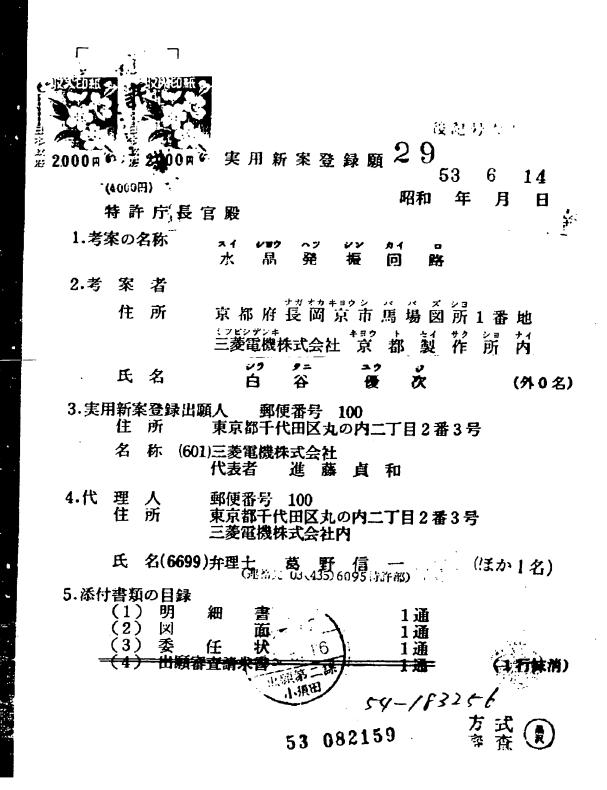
HOSE



- 1. 考案の名称
 - 水晶発振回路
- 2. 実用新案登録請求の範囲
- (1) 抵抗と数率以上のコンデンサを直列に接続した時定数回路を発振起動時のみ発振トランジスタに高バイアスが加わるように接続したことを特徴とする水晶発振回路。
- (2) 発振トランジスタのエミツタ・アース間に時定数回路を接続したことを特徴とする実用新案登録請求の範囲第1項記載の水晶発振回路。
- (3)発振トランジスタのベース・電源間に時定数 回路を接続したことを特徴とする実用新案登録請求の範囲第1項記載の水晶発振回路。
- 3、 考案の詳細な説明

この考案は水晶発振回路に関するものである。

水晶発振回路はいろいろな機器でその発振周波数の安定性の良いことから基準の発振源などとして非常によく使われている。発振回路もその用途・発振周波数により様々である。発振回路として

簡単なものは、例えばハートレー型あるいはコルピッツ型の発振回路のコイルの部分を水晶に置き換えて得られることはよく知られている。

ところで、このような簡単な回路構成で得た発 摄回路では発振レベルを調整するのに発振トラン ジスタのパイアスを調整して行うのが最も簡便で ある。例えば、受信機などの内部発振顔あるいは その高調放がその性能に悪影響を与える機器では しばしば発振レベルを下げて妨害を軽減する対策 がとられるが、この方法は妨害顔そのものの勢力 を押える為非常に有効である。ところが、この方 法では発振起動がスムーズに行なわれるところま でしか発振レベルを下げられない。発振している 状態で発振レベルを下げていくとかなり下げられ ることがあるが,この発振レベルを下げた状態で 一旦電源を切つて冉び投入したとき発振起動が起 らないという場合が応々にしてある。特に水晶発 振器の場合、振動が機械的なものであり温度湿度 などの環境条件により影響を受け易くむやみに発 振 レベルを下げると発 振の起動が非常に不安定と

なる。

この考案は上記欠点に鑑みなされたもので通常 の発振状態では低いレベルで発振し、発振起動時 のみ一瞬高いレベルで発振する水晶発振回路を提 供するものである。

以下図面により詳細に説明する。

第1図及び第2図はそれぞれこの考案の一実施例を示す電気的接続図である。第1図におい坑(4) 中国は電源で、電源とアース間に抵抗(3)と抵抗(4) を直列に接続し、その接続点を発振トラングスク(5)にベースに接続しトランジスタ(5)のベースとアースを与えている。トランジ数数額用のトリットフスとアース間には水晶片(1) 及び機識されている。発掘コンデンタ間にはコンデンサ(6)、エミッタ・サ(7) 及び抵抗(8)とコンデンサ(9)の直列時定数回路が接続されている。トランジスタ(5)、コンデンサ(6)、(7) 及び水晶片(1)、トリマコンデンサ(6)、(7) 及び水晶片(1)、トリマコンデンサ(9)、(7) 及び水晶片(1)、トリマコンデンサ(9)

によりコレクタ接地型のコルピッツ発板回路を構 成している。出力はトランジスタ151のエミツタ, すなはち端子(1)からとり出される。さて、通常の 発振状態ではコンデンサ(9)は充電されており発振 トランジスタ(5)のエミツタ抵抗は抵抗(8)。(1)の直 列抵抗であり,コレクタ電源がこの直列抵抗で決 まる為、発振レベルはこの抵抗(8)又は抵抗(10)の値 を変えることにより容易に行なえる。電源を切断 するとコンデンサ(9)は抵抗(0)を通じて放電する。 新たに電源を投入すると,コンデンサ(9)の充電電 流が流れる為,一時的に発振トランジスタ151のコ レクタ電流が増加する。この為一時的に発援レベ ルが増大することになり発振の起動がスムーズに 行なわれる。このとき,発振起動の円滑さは抵抗 (8)の抵抗値とコンデンサ(9)の容量値により決まる が・コンデンサ(9)は数 呼以上であれば非常に良い 。コンデンサ(9)の充電が完了すると発振トランジ スタ(5)のエミツタ抵抗は抵抗(8)。00の直列抵抗と なり抵抗側を変えることにより通常発振状態の発 振レベルを自由に調整でき,これは発振起動に影

響を与えない。すなわち発掘起動に関係なく発板 レベルを落とすことができる。

第2図は第1図と同様にコンデンサと抵抗の直 列時定数回路を発振トランジスタ(5)のペースパイ アスに適用した例である。第1図と同符号のもの は第1図と同じ働きをする。発振トランジスタ(5) のエミツタ・アース間は抵抗は2のみとし、電源と ペース間にコンデンサ03と抵抗04の直列時定数回 路を接続し、コンデンサ03と並列に抵抗05が接続 されている。この回路におけるコンデンサ(13)と抵 抗はりの直列時定数回路の働きも第1図の例と同様 で・コンデンサ(は)が抵抗(は)を通じて放電した状態 で電源が投入されると一瞬抵抗似を通じて充電電 流が流れる為ベースパイアスが一時的に上がり発 振起動がスムーズに行なわれる。また通常状態で はベースパイアスは抵抗低と抵抗低の直列抵抗と 抵抗(4)によつて決まるが,発振レベルは発掘起動 と関係なく抵抗45の抵抗値を調整することができ る。

以上のようにこの考案によれば、非常に簡単な

回路構成で通常状態の発振レベルを下げながら、 発振起動の非常に安定な水晶発振器が得られ、発 振レベルが大きいと、これが内部において妨害信 号となるような機器には極めて有効な水晶発振回 路を実現できる。

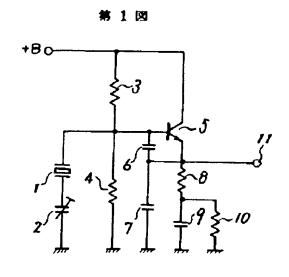
4. 図面の簡単な説明

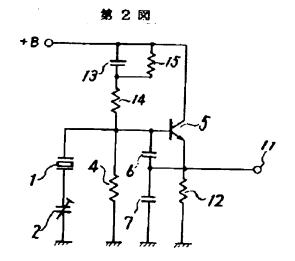
ンデンサ,44は抵抗である。

第1図及び弟2四はそれぞれこの考案による水 晶発振回路の一実施例を示す電気的接続図である。 図において:8)は抵抗、(9)はコンデンサ、(13)はコ

なお図中同一符号は同一または相当部分を示している。

代理人 葛野信 —





183256

燃料為野信一

公開爽用 昭和54— 183256

6. 前記以外の考案者、実用新案登録出願人または代理人 考案者

代理人 郵便番号 100

住 所 東京都千代田区丸の内二丁目2番3号

三菱電機株式会社内

氏 名(7375)弁理士 大 岩 增

54-183256